SOLUCIONES AL FINAL DEL DOCUMENTO

INGENIERÍA TÉCNICA en INFORMÁTICA de SISTEMAS

ASIGNATURA: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES I (PLAN NUEVO)

CURSO: 2003/2004 FECHA: 27 de Enero de 2004 HORA: 11:30 DURACIÓN TOTAL: 2 horas

CÓDIGO CARRERA: 53 CÓDIGO ASIGNATURA: 1041 CONVOCATORIA: Febrero – 1ª PP TIPO EXAMEN: A

	APELLIDOS:			NO	MBRE:		I	NI:		
ľ	CENTRO DONDE SE	MATRIC	ULÓ:		CENTRO	DE EXAME	V:			
ı	Firma:									
ı										

MATERIAL PERMITIDO DURANTE LA REALIZACIÓN DEL EXAMEN: Únicamente calculadora no programable

Cada respuesta correcta vale 0.5 puntos. LAS RESPUESTAS EQUIVOCADAS PUNTUARÁN -0,25. Las respuestas en blanco no puntúan.

!!! Es necesario ENTREGAR ESTA HOJA DE ENUNCIADOS JUNTO CON UNA HOJA DE LECTURA ÓPTICA donde deberá marcar sus respuestas, así como el tipo de examen. Ambas hojas deberán estar debidamente cumplimentadas y firmadas !!!

- 1. Indique cual de los siguientes no se considera un direccionamiento directo absoluto:
 - a) Direccionamiento de memoria
 - b) Direccionamiento inmediato
 - c) Direccionamiento de registro
 - d) Direccionamiento de página base
- 2. Cuántos bits forman parte del registro de estado del MC68000
 - a) Cinco
 - b) Ocho
 - c) Dieciséis
 - d) Treinta y dos
- 3. Convertir el número octal $54,7_{(8)}$ a hexadecimal:
 - a) $B,7_{(16)}$
 - b) B0,7₍₁₆
 - e) $2C,7_{(16)}$
 - d) 2C,E₍₁₆
- 4. Indique cual de las siguientes letras no se utiliza para indicar el tamaño con el que se acompañan algunos nemotécnicos de las instrucciones en ensamblador:
 - a) D
 - b) B
 - c) L
 - d) W
- Señale cual de los siguientes códigos BCD es no ponderado:
 - a) BCD de exceso a 3
 - b) BCD 642-3
 - c) BCD Aiken 2421
 - d) BCD Aiken 5421

- 6. Obtener el equivalente decimal del número \$414A 0000 suponiendo que se utiliza el formato normalizado IEEE 754 para coma flotante de 32 bits:
 - a) 12,625
 - b) -25,25
 - c) -25,25
 - d) 50,5
- 7. Determinar si el dato 1010010, recibido en código Hamming, es correcto o bien corregirlo si es necesario:
 - a) El dato es correcto.
 - b) 1010011
 - c) 1010001
 - d) 1011001
- 8. Indique cual de los siguientes no es un lenguaje orientado a objetos:
 - a) C++
 - b) Java
 - c) Pascal
 - d) Visual Basic
- 9. El escáner es:
 - a) Un dispositivo de almacenamiento masivo
 - b) Un dispositivo de entrada
 - c) Un dispositivo de salida
 - d) Un dispositivo alfanumérico
- 10. Sea la función lógica de tres variables $f=m_0+m_2+m_4+m_5$. La segunda forma canónica de esta función es:
 - a) $f = M_2 \cdot M_3 \cdot M_5 \cdot M_7$
 - $b) \quad f = M_0 \cdot M_1 \cdot M_4 \cdot M_6$
 - c) $f = M_1 \cdot M_3 \cdot M_6 \cdot M_7$
 - d) $\mathbf{f} = \mathbf{M}_1 \cdot \mathbf{M}_2 \cdot \mathbf{M}_5 \cdot \mathbf{M}_7$

INGENIERÍA TÉCNICA en INFORMÁTICA de SISTEMAS

ASIGNATURA: ESTRUCTURA Y TECNOLOGÍA DE COMPUTADORES I (PLAN NUEVO) CURSO 2003/2004, Febrero – 1ª PP, Examen 1ª Semana TIPO EXAMEN: A

11. La directiva EQU se utiliza para:

- a) Reservar espacio en memoria y asignarle un valor
- b) Definir un símbolo que se va a utilizar posteriormente
- c) Reservar posiciones de memoria para utilizarlas posteriormente
- d) Indicar la dirección absoluta de las instrucciones del programa

12. La distancia entre dos palabras de código se define como:

- a) La diferencia que existe entre el número de dígitos significativos que tienen las dos palabras
- b) El número de dígitos coincidentes entre las dos palabras.
- c) El número de dígitos que deben ser invertidos en una de ellas para obtener la otra.
- d) El número de símbolos distintos que componen el alfabeto código en el que están expresadas las palabras.
- 13. Como afecta la instrucción ADD.W D0, D1 al registro D1 suponiendo que antes de su ejecución se tiene:

D0 = \$ 00.02.58.63 D1 = \$ 81.05.42.21

- a) D1 = \$81.06.00.84
- b) D1 = \$81.08.00.84
- c) D1 = \$81.05.9A.84
- d) D1 = \$81.05.00.84
- 14. Una memoria que está estructurada en palabras de 16 bits tiene una capacidad de 64 kbit. ¿Cuántas palabras tiene?
 - a) 65536
 - b) 4000
 - e) 4096
 - d) 64000
- 15. En las operaciones de desplazamientos lógicos:
 - a) Los bits que se introducen por un extremo son los mismos y en el mismo orden que los que van apareciendo por el extremo opuesto.
 - b) Los bits que se introducen son 0 ó 1 dependiendo de si la magnitud contenida es positiva o negativa.
 - c) Los bits que se introducen son 1.
 - d) Los bits que se introducen son 0.

16. La ecuación general decimal de los sistemas de numeración se utiliza para:

- a) Conocer el valor de un número expresado en una base cualquiera b de un sistema de numeración posicional en otra base b' de las mismas características.
- b) Conocer el valor decimal de un número real expresado en otra base b de un sistema de numeración posicional con p dígitos enteros y q fraccionarios.
- c) Conocer el valor de un número decimal real con p dígitos enteros y q fraccionarios en otra base b de un sistema de numeración posicional.
- d) Conocer el valor de un número expresado en una base cualquiera b de un sistema de numeración posicional en otra base b' de un sistema no posicional.
- 17. Señale cual de los siguientes no es un modo para llevar a cabo la transferencia de datos entre la computadora y los dispositivos de E/S:
 - a) E/S programada
 - b) E/S por flanco.
 - c) E/S iniciada por interrupción
 - d) Acceso directo a memoria (DMA)
- 18. Obtener la representación binaria del número decimal 20480 en formato normalizado IEEE 754 para coma flotante de 32 bits:
 - a) \$46A0 0000
 - b) \$46A1 0000
 - c) \$ C60A 0000
 - d) \$ C6A1 0000
- 19. Un computador con 8 bits en el bus de direcciones puede direccionar como máximo:
 - a) 256 palabras
 - b) 1024 palabras
 - c) 8192 palabras
 - d) 16384 palabras
- 20. Como afecta la instrucción OR.W D4 D6 al registro D6 suponiendo que antes de su ejecución se tiene:

D4 = \$ 87.0A.C1.9A D6 = \$ F1.65.F2.82

- a) D6= \$ F1.65.F2.9A
- b) D6= \$ F1.65.F3.9A
- c) D6= \$F1.65.C1.82
- d) D6= \$87.0A.F2.82

SOLUCIONES OFICIALES

Comentadas por Jose Antonio Vaqué

Nro	Sol	Página Del Libro	Comentario
1	В	369	
2	С	435	
3	D	34	$54.7_{(8} = 44.875_{(10} = 2C.E_{(16)}$
4	Α	436	
5	Α	92	
6	A	75	$ \begin{array}{lll} 414A0000_{(16} = & & 01000001.01001010.00000000.000000000_{(2)} \\ & & 0_10000010_100101000000000000000000$
7	Α	105	T_1 =(1100X) = 0 T_2 =(1001X) = 0 $T_3T_2T_1$ =000 = correcto T_3 =(1010X) = 0
8	С	349	
9	В	286	
10	В	126	$\begin{array}{ll} \textbf{m}_0 = \textbf{M}_7 \\ \textbf{m}_1 = \textbf{M}_6 \\ \textbf{m}_2 = \textbf{M}_5 \\ \textbf{m}_3 = \textbf{M}_4 \\ \textbf{m}_4 = \textbf{M}_3 \\ \textbf{m}_5 = \textbf{M}_2 \\ \textbf{m}_6 = \textbf{M}_1 \\ \textbf{m}_7 = \textbf{M}_0 \end{array}$ Tachamos las comunes, y ponemos las que quedan
11	В	480	
12	С	86	
13	С	442	Como es .W, solo afecta a la parte baja, quedando los primeros 16 bits intactos 58.63 ₍₁₆ + 42.21 ₍₁₆ = 9A.84 ₍₁₆ -> 81.05.9A.84 ₍₁₆
14	С	236	$\begin{array}{c} 64x1024 \\ \hline 16 \end{array} = 4096$
15	D	387	
16	В	31	
17	В	270	4440
18	A	75	$ 20480_{(10} = 10100000000000_{(2)} = normalizado = 1.01 \times 2^{1110} \qquad 1110_{(2)} = 14_{(10)} \\ s = 0 \\ e = 14_{(10)} + 127_{(10)} = 141_{(10)} = 10001101_{(2)} \\ m = (1.)01 \\ n = 0_10001101_01000000000000000000000_{(2)} \qquad Agrupando \\ n = 01000110.10100000.00000000000000_{(2)} \\ n = 46.A0.00.00_{(16)} $
19	Α		2 ⁸ = 256
20	В		Como es .W, solo afecta a la parte baja, quedando los primeros 16 bits intactos $ \begin{array}{lllllllllllllllllllllllllllllllllll$